

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 9 月 22 日 (22.09.2005)

PCT

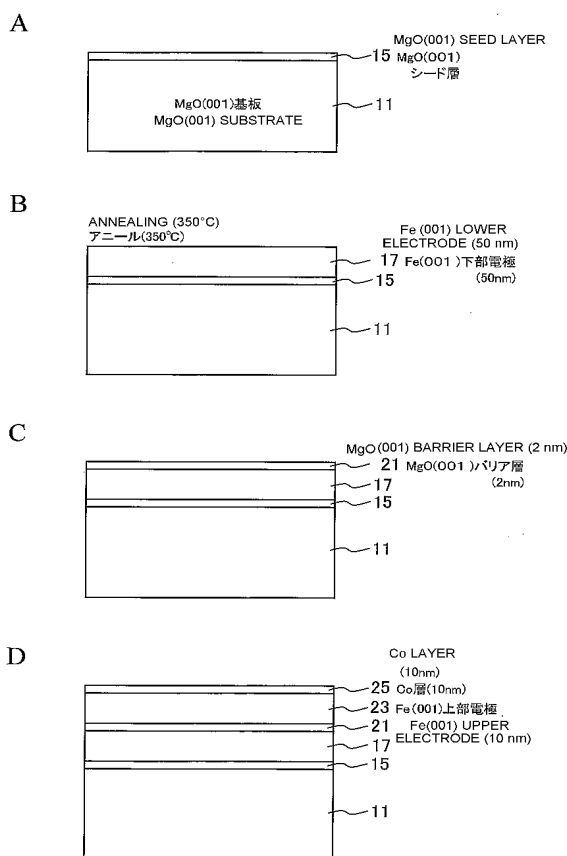
(10) 国際公開番号
WO 2005/088745 A1

- (51) 国際特許分類: H01L 43/08, H01F 10/32, H01L 27/105, 43/10, 43/12
- (21) 国際出願番号: PCT/JP2005/004720
- (22) 国際出願日: 2005 年 3 月 10 日 (10.03.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-071186 2004 年 3 月 12 日 (12.03.2004) JP
特願 2004-313350 2004 年 10 月 28 日 (28.10.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): 独立行政法人科学技術振興機構 (JAPAN SCIENCE AND TECHNOLOGY AGENCY) [JP/JP]; 〒3320012 埼玉県川口市本町四丁目 1 番 8 号 Saitama (JP). 独立行政法人産業技術総合研究所 (NATIONAL INSTITUTE OF ADVANCED INDUSTRIAL SCIENCE AND TECHNOLOGY) [JP/JP]; 〒1008921 東京都千代田区霞が関一丁目 3 番 1 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 湯浅 新治 (YUASA, Shinji) [JP/JP]; 〒3058568 茨城県つくば市梅園1-1-1 中央第 2 独立行政法人産業技術総合研究所内 Ibaraki (JP).

[続葉有]

(54) Title: MAGNETORESISTIVE ELEMENT AND ITS MANUFACTURING METHOD

(54) 発明の名称: 磁気抵抗素子及びその製造方法



(57) Abstract: A single crystal MgO(001) substrate (11) is prepared. An epitaxial Fe(001) lower electrode (first electrode) (17) having a thickness of 50 nm is deposited on an MgO(001) seed layer (15) at room temperature. In an ultrahigh vacuum (2×10^{-8} Pa) state, annealing is preformed at 350°C. An MgO(001) barrier layer (21) having a thickness of 2 nm is epitaxially deposited on the Fe(001) lower electrode (first electrode) (17) at room temperature by MgO electron beam vacuum deposition. An Fe(001) upper electrode (second electrode) (23) having a thickness of 10 nm is deposited on the MgO(001) barrier layer (21) at room temperature. Consecutively, a Co layer (21) having a thickness of 10 nm is deposited on the Fe(001) upper electrode (second electrode) (23). The Co layer (21) enhances the holding capability of the upper electrode (23) to realize an antiparallel magnetization arrangement. By microfabrication the above produced sample, Fe(001)/MgO(001)/Fe(001) TMR element is fabricated. Thus, the output voltage value of an MRAM can be increased.

(57) 要約: 単結晶 MgO (001) 基板 11 を準備し、50 nm 厚のエピタキシャル Fe (001) 下部電極 (第 1 電極) 17 を MgO (001) シード層 15 上に室温で成長し、次いで、超高真空 (2×10^{-8} Pa) において、350°C でアニールを行う。2 nm 厚の MgO (001) バリア層 21 を Fe (001) 下部電極 (第 1 電極) 17 上に室温でエピタキシャル成長する。この際、MgO の電子ビーム蒸着を用いた。MgO (001) バリア層 21 上に室温で、厚さ 10 nm の Fe (001) 上部電極 (第 2 電極) 23 を形成した。連続して、10 nm 厚さの Co 層 21 を Fe (001) 上部電極 (第 2 電極) 23 上に堆積した。Co 層 21 は、上部電極 23 の上部電極 23 の保持力を高めることによって反平行磁化配置を実現するためのものである。次

いで、上記の作成試料を微細加工して Fe (001) / MgO (001) / Fe (001) TMR 素子を形成する。これにより MRAM の出力電圧値を高めることができる。



(74) 代理人: 平木 祐輔, 外(HIRAKI, Yusuke et al.); 〒1050001 東京都港区虎ノ門4丁目3番20号 神谷町MTビル19階 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

明細書

磁気抵抗素子及びその製造方法

技術分野

本発明は、磁気抵抗素子及びその製造方法に関し、特に、高い磁気抵抗を有する磁気抵抗素子及びその製造方法に関する。

背景技術

MRAM (Magnetoresistive Random Access Memory) は、現在広く用いられている記憶素子であるDRAMに代わる大容量向け記憶素子であり、かつ、高速な不揮発性メモリとして広く研究開発が行われており、例えば、4MbitのMRAMがサンプル出荷されたという実績がある。

図8は、MRAMの心臓部であるトンネル磁気抵抗素子（以下、「TMR素子」と称する）の構造と、その動作原理を示す図である。図8（A）に示すように、TMR素子においては、酸化物からなるトンネル障壁（以下、「バリア層」とも称する）の両側を強磁性金属からなる第1及び第2の2つの電極により挟んだトンネル構造を有している。トンネル障壁層としては、アモルファスのAl-O層が用いられている（非特許文献1参照）。図8（A）に示すように、第1の強磁性電極と第2の強磁性電極との磁化の向きが平行な平行磁化の場合には、トンネル構造の界面における法線方向に関する素子の電気抵抗が小さくなる。一方、図8（B）に示すように、第1の強磁性電極と第2の強磁性電極との磁化の向きが平行な反平行磁化の場合には、トンネル構造の界面における法線方向に関する素子の電気抵抗が大きくなる。この抵抗値は、一般的な状態では変化せず、抵抗値が高いか低いかに基づいて情報“1”、“0”として記憶される。平行磁化と反平行磁化とは不揮発に記憶されるため、不揮発性メモリの基本素子として用いることができる。

図9は、MRAMの基本構造例を示す図であり、図9（A）はMRAMの斜視図であり、図9（B）は模式的な回路構成図であり、図9（C）は、構造例を示す

断面図である。図 9 (A) に示すように、MRAMにおいてはワード線WLとビット線BLとが交差するように配置され、交差部にMRAMセルが配置されている。図 9 (B) に示すように、ワード線とビット線との交差部に配置されたMRAMセルは、TMR素子と、このTMR素子と直列接続されたMOSFETとを有しており、負荷抵抗として機能するTMR素子の抵抗値をMOSFETにより読み取ることにより、記憶情報を読み出すことができる。尚、情報の書き換えは、例えば、TMR素子への磁場の印加により行うことができる。図 9 (C) に示すように、MRAMメモリセルは、p型Si基板101内に形成されたソース領域105とドレイン領域103と、その間に画定されるチャネル領域に対して形成されたゲート電極111とを有するMOSFET100と、TMR素子117とを有している。ソース領域105は接地(GND)され、ドレインは、TMR素子を介してビット線BLに接続されている。ワード線WLはゲート電極111に対して図示しない領域において接続されている。

以上に説明したように、不揮発性メモリMRAMは、1つのMOSFET100とTMR素子117とにより1つのメモリセルを形成することができるため、高集積化に適したメモリ素子といえることができる。

非特許文献1 : D.Wang, et al.: Science 294 (2001) 1488.

発明の開示

現状の技術を用いることにより64Mbit程度のMRAMを実現する見通しは立っているが、それ以上の高集積化のためには、MRAMの心臓部であるTMR素子の特性を向上させる必要がある。特に、TMR素子の出力電圧を向上させるには、磁気抵抗の増大と電圧特性の改善の両方が必要である。図10は、アモルファスAl-Oをトンネル障壁とした従来型TMR素子の磁気抵抗のバイアス電圧による変化を示す図である(L1)。図10に示すように、従来型TMR素子においては、磁気抵抗が小さく、特に電圧を印加することにより磁気抵抗が急激に小さくなる傾向がみられる。このような特性では、動作マージンを考慮した出力電圧が小さすぎるため、実際の記憶素子に用いるのが難しい。より具体的には、現状のTMR素子の磁気抵抗は約70%と低く、また出力電圧も200mV以下

と低いため、DRAMの出力電圧に比べて実質的に半分であり、集積度を上げるに従い信号がノイズに埋もれて読み出せなくなってしまうという問題があった。本発明は、TMR素子における出力電圧を大きくすることを目的とする。さらに、大きな磁気抵抗により、安定に動作する記憶装置を提供することを目的とする。

本発明の一観点によれば、トンネル障壁層と、該トンネル障壁層の第1面側に形成されたBCC構造を有する第1の強磁性体層と、前記トンネル障壁層の第2面側に形成されたBCC構造を有する第2の強磁性体層と、を有する磁気トンネル接合構造を備え、前記トンネル障壁層が、単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) 層により形成されていることを特徴とする磁気抵抗素子が提供される。

また、 MgO (001) からなるトンネル障壁層と、該トンネル障壁層の第1面側に形成された Fe (001) からなる第1の強磁性体層と、前記トンネル障壁層の第2面側に形成された Fe (001) からなる第2の強磁性体層と、を有する磁気トンネル接合構造であって、前記 MgO 層が、単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) 層により形成されていることを特徴とする磁気抵抗素子が提供される。前記 MgO (001) 層の伝導帯下端と前記 Fe (001) 層のフェルミエネルギーの間の不連続値 (トンネル障壁高さ) を、欠陥のない完全な単結晶における理想的な値よりも低くしたことを特徴とする。上記構成を用いると、磁気抵抗が増大しTMR素子の出力電圧を大きくすることができた。1つのトランジスタの負荷として上記磁気抵抗素子を用いると、不揮発性の記憶素子を形成することができた。

本発明の他の観点によれば、基板を準備する工程と、該基板上に第1の Fe (001) 層を堆積する工程と、前記第1の Fe (001) 層上に電子ビーム蒸着法により単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるトンネル障壁層を高真空下において堆積する工程と、該トンネル障壁層上に第2の Fe (001) 層を形成する工程とを有することを特徴とする磁気抵抗素子の製造方法が提供される。

また、単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなる基板を準備する第1工程と、該基板上に第

1のFe(001)層を堆積し、次いで、表面を平坦にするためのアニールを行う第2工程と、前記第1のFe(001)層上に電子ビーム蒸着法により単結晶 MgO_x (001)あるいは(001)結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$)からなるトンネル障壁層を高真空下において堆積する第3工程と、該トンネル障壁層上に第2のFe(001)層を形成する第4工程とを有することを特徴とする磁気抵抗素子の製造方法が提供される。尚、前記第1工程と第2工程との間に、単結晶 MgO_x (001)あるいは(001)結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$)からなるシード層を成長する工程を有していても良い。また、前記 MgO 層を、 MgO_x の x 値を調整済みのターゲットを用いて堆積しても良い。この際、前記 MgO を形成する工程中に、 MgO_x の x 値を調整しても良い。

本発明のさらに別の観点によれば、 MgO (001)からなるトンネル障壁層と、該トンネル障壁層の第1面側に形成されたアモルファス磁性合金からなる第1の強磁性体層と、前記トンネル障壁層の第2面側に形成されたアモルファス磁性合金からなる第2の強磁性体層と、を有する磁気トンネル接合構造を備え、前記 MgO (001)層の伝導帯下端と前記アモルファス磁性合金からなる第1又は第2の強磁性体層とのフェルミ準位の間の不連続値(トンネル障壁の高さ)を、欠陥のない完全な単結晶における理想的な値よりも低くしたことを特徴とする磁気抵抗素子が提供される。

図面の簡単な説明

図1は、本発明の第1の実施の形態によるTMR素子の構造(図1(B))と、強磁性体金属であるFe(001)のエネルギーバンド構造を示す図であり、波数空間の[001]方向に対する $E - E_F$ の関係を示す図(図1(A))である。

図2(A)から図2(D)までは、本発明の実施の形態によるFe(001)/ MgO (001)/Fe(001)構造を有する磁気抵抗素子(以下、「Fe(001)/ MgO (001)/Fe(001) TMR素子」と称する。)の製造工程を模式的に示す図である。

図3(A)は、Fe(001)下部電極(第1電極)のRHEEDイメージを

示す図であり、図 3 (B) は、この際の MgO (001) バリア層の RHEED イメージを示す図である。

図 4 は、 MgO 蒸着時における成膜チャンバ中の四重極 Mass スペクトルの観測結果を示す図である。

図 5 は、 MgO 蒸着中の酸素分圧の膜堆積速度依存性を示す図である。

図 6 は、 Fe (001) / MgO (001) / Fe (001) TMR 素子の典型的な磁気抵抗曲線を示す図である。

図 7 (A) は、室温における MR 比のバイアス電圧依存性を示す図である。図 7 (B) は、TMR 素子の出力電圧 V_{out} は $(= \text{バイアス電圧} \times (R_{ap} - R_p) / R_{ap})$ を示す図である。

図 8 は、TMR 素子の構造と、その動作原理を示す図である。

図 9 は、MRAM の基本構造例を示す図であり、図 9 (A) は MRAM の斜視図であり、図 9 (B) は模式的な回路構成図であり、図 9 (C) は、構造例を示す断面図である。

図 10 は、アモルファス Al-O をトンネル障壁とした従来型 TMR 素子の磁気抵抗のバイアス電圧による変化を示す図である。

図 11 は、本発明の実施の形態の変形例による TMR 素子の素子構造を示す図であり、図 1 (B) に対応する図である。

発明を実施するための最良の形態

本明細書において、 MgO は立方晶 (NaCl 型構造) であるため、(001) 面、(100) 面、(010) 面は全て等価である。ここでは、膜面に垂直な方向を z 軸とすることにより、膜面を (001) と統一的に記述している。また、本明細書において、電極層の結晶構造である BCC 構造とは体心立方晶のことである。より具体的には、化学的秩序のない BCC 構造、いわゆる $A2$ 型構造、および化学的秩序のある BCC 構造、例えば $B2$ 型構造や $L2_1$ 構造、などのことを意味し、これらの BCC 構造の結晶格子が僅かに歪んだものも含まれる。

本明細書において用いた欠陥のない完全な単結晶における「理想的な値」との用語は、紫外線光電子分光の実験から推測した値である (参考文献: W. Wulfhek, 5

et al.: Appl. Phys. Lett. 78 (2001) 509.)。このような状態では、酸素欠損や格子欠陥がほとんど無い理想的な単結晶MgOのトンネル障壁の高さの上限値とすることができるため、理想的な値という用語を用いた。

発明の実施の形態について説明する前に、発明者の行った考察について説明を行う。TMR素子の磁気抵抗(MR)比は、以下の式で表される。

$$\Delta R / R_p = (R_{ap} - R_p) / R_p$$

ここで、 R_p 及び R_{ap} は、2つの電極の磁化が平行と反平行の場合のトンネル接合抵抗である。Julliereの公式によれば、低バイアス電圧におけるMR比は、以下のように表される。

$$\begin{aligned} \text{MR比} &= (R_{ap} - R_p) / R_p = 2 P_1 P_2 / (1 - P_1 P_2) \text{ であり、} \\ P_\alpha &= (D_\alpha \uparrow (E_F) - D_\alpha \downarrow (E_F)) / (D_\alpha \uparrow (E_F) + D_\alpha \downarrow (E_F))、 \\ \alpha &= 1, 2 \quad (1) \end{aligned}$$

と表される。

ここで、 P_α は、電極のスピンの分極率であり、 $D_\alpha \uparrow (E_F)$ と $D_\alpha \downarrow (E_F)$ とは、それぞれ、多数スピンバンドと少数スピンバンドのフェルミエネルギー(E_F)における状態密度(Density of state: DOS)である。

強磁性遷移金属及び合金のスピンの偏極はおおよそ0.5以下であるため、Julliereの公式によれば、最も高い推定MR比として約70%が予測される。

TMR素子をアモルファスのAl-Oのトンネル障壁と多結晶電極とを用いて作製すると、室温でのMR比として約70%という値が得られているが、DRAM並の出力電圧である200mVを得るのは難しく、上述のようにMRAM実現の対する問題点となっている。

発明者は、酸化マグネシウム(MgO)の単結晶(001)あるいは(001)結晶面が優先配向した多結晶MgOをトンネル障壁として用いたTMR素子を成長するアプローチを試みている。従来のアモルファスのAl-O障壁とは異なり、酸化マグネシウムは結晶(原子が規則正しく配列した物質)であるため、電子が散乱されず、電子のコヒーレント状態がトンネル過程において保存されることが予測される。図1は、本実施の形態によるTMR素子構造(図1(B))と、強磁性体金属であるFe(001)のエネルギーバンド構造を示す図であり、波数

空間の $[001]$ 方向に対する $E - E_F$ の関係を示す図 (図 1 (A)) である。図 1 (B) に示すように、本実施の形態による TMR 素子構造は、第 1 の $Fe(001)$ 層 1 と、第 2 の $Fe(001)$ 層 5 と、これらの間に挟まれた単結晶 $MgO_x(001)$ 層あるいは (001) 結晶面が優先配向した多結晶 $MgO_x(0 < x < 1)$ 層 3 と、を有して構成されている。上記 *Jullyre* のモデルによれば、伝導電子の運動量がトンネル過程において保存されたとすると、 MgO を透過するトンネル電流はトンネル障壁に垂直な方向 (接合界面に対する法線方向) の波数ベクトル k_z を有する電子が支配的になる。図 1 (A) に示す $[001](\Gamma-H)$ 方向における Fe のエネルギーバンド図によれば、フェルミ準位 E_F における状態密度 (DOS) は、多数スピンと少数スピンのサブバンドがフェルミ準位 E_F において状態を有しているため、それほど高い偏極率を示さない。しかしながら、電子のコヒーレント状態がトンネル過程において保存される場合には、障壁に垂直な軸に関して完全に対称な波動関数を有する伝導電子のみが障壁領域における状態と接続し、有限のトンネル確率を持つことになる。 $Fe(001)$ 電極の Δ_1 バンドが前記のような完全に対称な波動関数を有する。図 1 (A) に示すように、多数スピン Δ_1 バンド (実線) がフェルミ準位 E_F に状態を有するが、少数スピン Δ_1 バンド (破線) はフェルミ準位 E_F に状態を有しない。このような $Fe \Delta_1$ バンドのハーフメタル的な特徴により、非常に高い MR 比がコヒーレントなスピン偏極トンネルにおいて得られる可能性がある。エピタキシャル (単結晶あるいは (001) 配向多結晶) の TMR 素子は、トンネル過程における電子の散乱が抑制されるため、上記のようなコヒーレントなトンネルを実現するためには理想的であると考えられる。

以下、本発明の第 1 の実施の形態による磁気抵抗素子及びその製造方法について図面を参照しつつ説明を行う。図 2 (A) から図 2 (D) までは、本発明の実施の形態による $Fe(001)/MgO(001)/Fe(001)$ 構造を有する磁気抵抗素子 (以下、「 $Fe(001)/MgO(001)/Fe(001)$ TMR 素子」と称する。) の製造工程を模式的に示す図である。 $Fe(001)$ は、BCC 構造を有する強磁性体である。まず、単結晶 $MgO(001)$ 基板 1 を準備し、MBE 法 (分子線エピタキシー法) により、単結晶 $MgO(001)$

基板 1 1 の表面のモフォロジーを改善するため、MgO (001) シード層 1 5 を成長する。連続して、図 1 (B) に示すように、50 nm 厚のエピタキシャル Fe (001) 下部電極 (第 1 電極) 1 7 を MgO (001) シード層 1 5 上に室温で成長し、次いで、超高真空下 (2×10^{-8} Pa) において、350°C でアニールを行う。尚、電子線蒸着における条件は、加速電圧が 8 kV であり、成長速度が 0.02 nm/秒、成長温度が室温 (約 293 K)、電子線蒸着のソース材料としては化学量論的組成の MgO (Mg と O との比が 1 : 1) を用い、ソースと基板との距離を 40 cm とし、最高到達真空度が 1×10^{-8} Pa、 O_2 分圧が 1×10^{-6} Pa である。尚、化学量論的組成の MgO (Mg と O との比が 1 : 1) の代わりに、O 欠損を有するソースを使用することも可能である。

図 3 (A) は、この際の Fe (001) 下部電極 (第 1 電極) 1 7 の RHEED イメージを示す図である。図 3 (A) に示すように、Fe (001) 下部電極 (第 1 電極) 1 7 は良好な結晶性と平坦性を有していることを示している。次いで、図 2 (C) に示すように、2 nm 厚の MgO (001) バリア層 2 1 を Fe (001) 下部電極 (第 1 電極) 1 7 上に室温でエピタキシャル成長する。この際も、MgO の電子ビーム蒸着法を用いた。図 3 (B) は、この際の MgO (001) バリア層 2 1 の RHEED イメージを示す図である。図 3 (B) に示すように、MgO (001) バリア層 2 1 も良好な結晶性と平坦性を有していることを示している。

図 2 (D) に示すように、MgO (001) バリア層 2 1 上に、室温で厚さ 10 nm の Fe (001) 上部電極 (第 2 電極) 2 3 を形成した。連続して、10 nm 厚さの Co 層 2 5 を Fe (001) 上部電極 (第 2 電極) 2 3 上に堆積した。Co 層 2 5 は、上部電極 2 3 の保持力を高めることによって反平行磁化配置を実現するためのものである。次いで、上記の作成試料を微細加工して Fe (001) /MgO (001) /Fe (001) TMR 素子を形成する。

上記電子ビームによる MgO 蒸着は、 10^{-9} Torr の超高真空状態で成膜を行った。この方法では、例えばガラス基板上に 300 nm の成膜を行った場合でも、無色透明であり、良好な結晶膜が形成されていることがわかる。図 4 は、MgO 成長時における成膜チャンバ内の四重極 Mass スペクトルの観測結果を示

す図である。図4に示すように、OのスペクトルP1とO₂のスペクトルP2とに関する分圧が高いことがわかる。図5は、MgO蒸着中の酸素分圧の膜堆積速度依存を示す図である。図5に示すように、酸素分圧自体がかなり高いこと、堆積速度とともに酸素分圧も高くなること、などは、MgOの堆積時におけるMgOからの酸素の離脱を示唆するものであり、離脱した酸素は真空ポンプによって成膜装置の外に排気されることから、MgO_x (0.9 < x < 1) のように酸素欠損が生じている可能性がある。酸素欠損が生じるとMgOトンネル障壁の高さが低くなると考えられ(例えば、0.10~0.85 eV、より詳細には0.2~0.5 eVの範囲内)、これにより、トンネル電流が増加するものと考えられる。尚、一般的なAl-Oトンネル障壁の場合、Fe(001)との間のトンネル障壁の高さは、0.7~2.5 eVと考えられる。これに対して、MgO結晶は理想的なトンネル障壁の高さは3.6 eVであり、実験値としては0.9~3.7 eVの値が得られている。本実施の形態による方法を用いると、0.3 eV程度のトンネル障壁の高さが推定され、トンネル障壁の低抵抗化が可能であることがわかる。但し、その他の要因、例えば前述のコヒーレントなトンネルの影響も関連している可能性がある。尚、酸素欠損に基づくMgO_xのxの値としては、0.98 < x < 1、より好ましくは0.99 < x < 1程度であり、Mg単体のようなものは含まれず、MgOの特性が基本的には維持される範囲である。

尚、上記、トンネル障壁の高さ ϕ は、TMR素子の電気伝導特性(トンネル電流密度Jとバイアス電圧Vの関係)を、WKB近似に基づいたSimmonsの公式(非特許文献 J. G. Simmons: J. Appl. Phys. 34, pp.1793-1803 (1963). の(20)式)に当てはまるように最小自乗法でフィッティングすることによって求めた。この際、電子の有効質量として、自由電子の質量($m = 9.11 \times 10^{-31}$ kg)を用いてフィッティングを行った。J-V特性に非線形性が現れる程度のバイアス電圧V(通常500 mV~1000 mV程度)まで印加すれば、Simmonsの式を用いてJ-V特性をフィッティングすることにより、トンネル障壁の高さ ϕ とトンネル障壁の有効厚さ Δs を同時に決定することが出来る。

ここで、トンネル障壁の有効厚さ Δs は、TMR素子の断面透過電子顕微鏡(TEM)写真から求めた実際のMgO(001)トンネル障壁層の厚さ(t_{MgO})

よりも、約 0.5 nm ほど薄い値となった。これは、MgO (001) 層と Fe や Co を主成分とする合金層の界面に生じる鏡像ポテンシャルの効果によって、トンネル障壁の有効厚さ Δs が実際の MgO (001) 層の厚さよりも薄くなった結果である。

尚、断面 TEM 写真を用いて t_{MgO} を正確に求めることができる場合は、以下に述べるような手法で、より簡便にトンネル障壁の高さ ϕ を見積もることが出来る。すなわち、TMR 素子に印加するバイアス電圧 V が低い（通常、100 mV 以下）場合、トンネル電流密度 J はバイアス電圧 V に比例し、 $J-V$ 特性は線形関係となる。このような低バイアス電圧の領域では、Simmons の式は、式 (2) のように記述できる。

$$J = [(2m\phi)^{1/2} / \Delta s] (e/h)^2 \times \exp [-(4\pi\Delta s/h) \times (2m\phi)^{1/2}] \times V \quad (2)$$

ここで、 m は自由電子の質量 ($9.11 \times 10^{-31} \text{ kg}$)、 e は素電荷 ($1.60 \times 10^{-19} \text{ C}$)、 h はプランク定数 ($6.63 \times 10^{-34} \text{ J} \cdot \text{s}$) である。また、トンネル障壁の有効厚さ Δs は、 $\Delta s \doteq t_{\text{MgO}} - 0.5 \text{ nm}$ である。TMR 素子の低バイアス電圧領域の $J-V$ 特性を (2) 式にフィッティングすれば、トンネル障壁の高さ ϕ を簡便かつ正確に見積もることが出来る。

図 6 は、上記の方法により製造した Fe (001) / MgO (001) / Fe (001) TMR 素子の典型的な磁気抵抗曲線を示す図である。測定温度 20 K において MR 比 146 % であり、測定温度 293 K において MR 比は 88 % であった。この値は、現在までに室温において得られた最も高い MR 比である。このような高い MR 比は、Fe (001) 電極のスピンの分極率によって説明することはできず、むしろ、コヒーレントなスピン偏極トンネリングに関連すると考えられる。160 個の TMR 素子を試作した結果、MR 比とトンネル抵抗値とに関するばらつきは、20 % 以内であった。TMR 素子の歩留まりも実験室段階で 90 % 以上であった。このような高い値は、本アプローチの有効性を示唆している。TMR 素子の抵抗-エリア積 (RA) は、数 $\text{k} \Omega \mu\text{m}^2$ であり、この値は、MRAM に適した値である。

図 7 (a) は、室温における MR 比のバイアス電圧依存性を示す図である。図

7 (a) に示すように、MR 比のバイアス電圧依存性はかなり低いことがわかる。非対称な特性を示すが、MR 比が半減する電圧 V_{half} は 1 2 5 0 mV という非常に高い値が得られている。尚、従来の A l - O 系における MR 比の半減する電圧 V_{half} は 3 0 0 ~ 6 0 0 mV である。図 7 (b) に、TMR 素子の出力電圧 V_{out} は ($=$ バイアス電圧 \times ($R_{ap} - R_p$) $/ R_{ap}$) を示す。出力電圧 V_{out} の最大値は順バイアスにおいて 3 8 0 mV の値が得られている。この値は、A l - O バリアの場合の値 (2 0 0 mV 弱) の約 2 倍の値である。このように、MR 比と出力電圧との両方で高い値が得られたことは、本実施の形態による技術の有効性を示している。

尚、上記実施の形態においては、B C C の F e (0 0 1) を用いたが、代わりに B C C の F e 系合金、例えば、F e - C o 合金、F e - N i 合金、F e - P t 合金を用いることもできる。或いは電極層と M g O (0 0 1) 層との間に、1 原子層又は数原子層程度の厚さの C o、N i などを挿入しても良い。

次に、本発明の第 2 の実施の形態による磁気抵抗素子及びその製造方法について説明を行う。本実施の形態による F e (0 0 1) $/$ M g O (0 0 1) $/$ F e (0 0 1) TMR 素子の製造方法では、まずスパッタリング法などにより M g O (0 0 1) を多結晶またはアモルファス状態で堆積し、その後にアニール処理を行うことにより (0 0 1) 結晶面が配向した多結晶または単結晶化する点を特徴とする。スパッタリング条件は、例えば。温度が室温 (2 9 3 K) であり、ターゲットとしては 2 インチ ϕ の M g O を用い、A r 雰囲気中でスパッタリングを行った。加速電力は 2 0 0 W であり、成長速度は 0 . 0 0 8 n m $/$ s である。この条件で堆積した M g O はアモルファス状態であるため、室温から 3 0 0 $^{\circ}$ C まで温度を上昇させ、3 0 0 $^{\circ}$ C において一定時間保持をすることにより、結晶化された M g O を得ることが出来る。

尚、O 欠損の導入方法としては、成長時に O 欠損が生じる条件で成長を行う方法、O 欠損を後から導入する方法、O 欠損のある状態から例えば酸素プラズマ処理又は自然酸化などにより酸化を行ってある程度の O 欠陥まで調整する方法のいずれを用いても良い。

以上、本実施の形態による磁気抵抗素子技術によれば、スパッタリング法を用

いてアモルファスMgOを堆積した後にアニール処理により結晶化するため、それほど大がかりな装置が必要ないという利点がある。

次に、本発明の実施の形態の変形例による磁気抵抗素子について図面を参照しつつ説明を行う。図11は、本発明の実施の形態の変形例によるTMR素子の構造を示す図であり、図1(B)に対応する図である。図11に示すように、本実施の形態による磁気抵抗素子は、上記実施の形態による磁気抵抗素子と同様に、単結晶 MgO_x ($0 < x < 1$) あるいは(001)結晶面が優先配向した酸素欠損多結晶 MgO_x ($0 < x < 1$) 層503の両側に設けられる電極として、アモルファス強磁性合金、例えばCoFeB層501、505を用いた点に特徴がある。アモルファス強磁性合金は、例えば蒸着法或いはスパッタリング法を用いて形成可能である。得られた特性等は第1の実施の形態の場合とほぼ同様である。

尚、アモルファス磁性合金については、例えば、FeCoB、FeCoBSi、FeCoBP、FeZr、CoZrなどを用いることもできる。また、素子を作製した後にアニール処理を施すと電極層のアモルファス磁性合金が部分的あるいは全体的に結晶化する場合があるが、これによってMR比が大きく劣化することはない。したがって、このように結晶化したアモルファス磁性合金を電極層に用いても構わない。

以上、本実施の形態による磁気抵抗素子について説明したが、本発明はこれらに制限されるものではない。その他、種々の変更、改良、組み合わせが可能なことは当業者に自明であろう。例えば、MgO層に酸素欠陥を導入する代わりに、例えばCaやSrをドーピングすることでトンネル障壁の高さを調整する方法を用いても良い。また、MgO層の堆積方法として、電子ビーム蒸着法又はスパッタリング法を例にして説明したが、その他の堆積法も適用可能であることは言うまでもない。また、高真空との用語は、例えば酸素を導入しない場合において、概ね 10^{-6} Pa以下の値を指し、一方、酸素を積極的に導入する場合でも、 10^{-4} Pa程度の値を指す。

産業上の利用可能性

本発明によれば、従来のTMR素子に比べて大きな磁気抵抗を得ることができ、TMR素子の出力電圧を大きくすることができ、かつTMR素子の抵抗値をMR

AMに最適な低抵抗にすることができる。従って、TMR素子を用いたMRAMの高集積化が容易になるという利点がある。MRAMの出力電圧値が従来の約2倍に向上し、ギガビット級の超高集積MRAMに適する。

請求の範囲

1. トンネル障壁層と、該トンネル障壁層の第1面側に形成されたBCC構造を有する第1の強磁性体層と、前記トンネル障壁層の第2面側に形成されたBCC構造を有する第2の強磁性体層と、を有する磁気トンネル接合構造を備え、

前記トンネル障壁層が、単結晶 MgO_x (001) あるいは(001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) 層により形成されていることを特徴とする磁気抵抗素子。

2. MgO (001) からなるトンネル障壁層と、該トンネル障壁層の第1面側に形成された Fe (001) からなる第1の強磁性体層と、前記トンネル障壁層の第2面側に形成された Fe (001) からなる第2の強磁性体層と、を有する磁気トンネル接合構造を備え、

前記 MgO (001) 層が、単結晶 MgO_x (001) あるいは(001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) 層により形成されていることを特徴とする磁気抵抗素子。

3. MgO (001) からなるトンネル障壁層と、該トンネル障壁層の第1面側に形成された Fe またはBCC構造を有する Fe 系合金の単結晶(001) 層または(001) 結晶面が優先配向した多結晶層からなる第1の強磁性体層と、前記トンネル障壁層の第2面側に形成された Fe またはBCC構造を有する Fe 系合金の単結晶(001) 層または(001) 結晶面が優先配向した多結晶層からなる第2の強磁性体層と、を有する磁気トンネル接合構造を備え、該トンネル障壁層が、単結晶 MgO_x (001) あるいは(001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) 層により形成されている磁気抵抗素子であって、

前記トンネル障壁層の伝導帯下端と、前記第1又は第2のうちの少なくとも一方の強磁性体層のフェルミ準位と、の間の不連続値(トンネル障壁の高さ)を、 MgO (001) 層が完全な単結晶である場合における理想的な値よりも低くしたことを特徴とする磁気抵抗素子。

4. トンネル障壁層と、該トンネル障壁層の第1面側に形成されたBCC構造

を有する第1の強磁性体層と、前記トンネル障壁層の第2面側に形成されたBCC構造を有する第2の強磁性体層と、を有する磁気トンネル接合構造を備え、該トンネル障壁層が単結晶MgO(001)あるいは(001)結晶面が優先配向した多結晶MgO層により形成されている磁気抵抗素子であって、

前記トンネル障壁層の伝導帯下端と、前記第1又は第2のうちの少なくともいずれか一方の強磁性体層のフェルミ準位と、の間の不連続値(トンネル障壁の高さ)を、MgO(001)層が完全な単結晶である場合における理想的な値よりも低くしたことを特徴とする磁気抵抗素子。

5. 前記不連続値は、0.2～0.5 eVの範囲内であることを特徴とする請求の範囲第3項又は第4項に記載の磁気抵抗素子。

6. 前記不連続値は、0.10～0.85 eVの範囲内であることを特徴とする請求の範囲第3項又は第4項に記載の磁気抵抗素子。

7. 1つのトランジスタと、該トランジスタの負荷として用いられる請求の範囲第1項から第6項までのいずれか1項に記載の磁気抵抗素子とを有する記憶素子。

8. 基板を準備する工程と、

該基板上に第1のFeまたはBCC構造を有するFe系合金の単結晶(001)層または(001)結晶面が優先配向した多結晶層を堆積する工程と、

前記第1のFeまたはBCC構造を有するFe系合金の(001)層上に、単結晶MgO_x(001)あるいは(001)結晶面が優先配向した多結晶MgO_x(0<x<1)からなるトンネル障壁層を高真空下において堆積する工程と、

該トンネル障壁層上に第2のFeまたはBCC構造を有するFe系合金の単結晶(001)層または(001)結晶面が優先配向した多結晶層を形成する工程と

を有することを特徴とする磁気抵抗素子の製造方法。

9. 単結晶MgO_x(001)あるいは(001)結晶面が優先配向した多結晶MgO_x(0<x<1)からなる基板を準備する第1工程と、

該基板上に第1のFeまたはBCC構造を有するFe系合金の単結晶(001)層または(001)結晶面が優先配向した多結晶層を堆積し、次いで、結晶化の

ためのアニールを行う第2工程と、

前記第1のFeまたはBCC構造を有するFe系合金の(001)層上に単結晶 MgO_x (001)あるいは(001)結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるトンネル障壁層を高真空下において堆積する第3工程と、

該トンネル障壁層上に第2のFeまたはBCC構造を有するFe系合金の単結晶(001)層または(001)結晶面が優先配向した多結晶層を形成する第4工程と

を有することを特徴とする磁気抵抗素子の製造方法。

10. 前記第1工程と第2工程との間に、単結晶 MgO_x (001)あるいは(001)結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるシード層を成長する工程を有することを特徴とする請求の範囲第8項又は第9項に記載の磁気抵抗素子の製造方法。

11. 前記単結晶 MgO_x (001)あるいは(001)結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるトンネル障壁層を形成する工程中に、 MgO_x のx値を調整する工程を含むことを特徴とする請求の範囲第8項又は第9項に記載の磁気抵抗素子の製造方法。

12. 基板を準備する工程と、

該基板上に第1のFeまたはBCC構造を有するFe系合金の単結晶(001)層または(001)結晶面が優先配向した多結晶層を堆積する工程と、

前記第1のFeまたはBCC構造を有するFe系合金の(001)層上にアモルファス MgO 層を形成し、アニールにより該アモルファス MgO 層を結晶化して単結晶 MgO_x (001)あるいは(001)結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるトンネル障壁層を形成する工程と、

該トンネル障壁層上に第2のFeまたはBCC構造を有するFe系合金の単結晶(001)層または(001)結晶面が優先配向した多結晶層を形成する工程と
を有することを特徴とする磁気抵抗素子の製造方法。

13. 前記アモルファス MgO 層をスパッタリング法により、 MgO_x のx値を調整済みのターゲットを用いて堆積することを特徴とする請求の範囲第12項に

記載の磁気抵抗素子の製造方法。

14. 前記アモルファス MgO を形成する工程中に、 MgO_x の x 値を調整する工程を含むことを特徴とする請求の範囲第12項に記載の磁気抵抗素子の製造方法。

15. トンネル障壁層と、該トンネル障壁層の第1面側に形成されたアモルファス磁性合金からなる第1の強磁性体層と、前記トンネル障壁層の第2面側に形成されたアモルファス磁性合金からなる第2の強磁性体層と、を有する磁気トンネル接合構造を備え、

前記トンネル障壁層が、単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) 層により形成されていることを特徴とする磁気抵抗素子。

16. 前記トンネル障壁層の伝導帯下端と、前記第1又は第2のうちの少なくとも一方の強磁性体層のフェルミ準位と、の間の不連続値 (トンネル障壁の高さ) を、 MgO (001) 層が完全な単結晶である場合における理想的な値よりも低くしたことを特徴とする請求の範囲第15項に記載の磁気抵抗素子。

17. トンネル障壁層と、該トンネル障壁層の第1面側に形成されたアモルファス磁性合金からなる第1の強磁性体層と、前記トンネル障壁層の第2面側に形成されたアモルファス磁性合金からなる第2の強磁性体層と、を有する磁気トンネル接合構造を備え、前記トンネル障壁層が、単結晶 MgO (001) あるいは (001) 結晶面が優先配向した多結晶 MgO 層により形成されている磁気抵抗素子であって、

前記トンネル障壁層の伝導帯下端と、前記第1又は第2のうちの少なくともいずれか一方の強磁性体層のフェルミ準位と、の間の不連続値 (トンネル障壁の高さ) を、 MgO (001) 層が完全な単結晶である場合における理想的な値よりも低くしたことを特徴とする磁気抵抗素子。

18. 前記不連続値は、0.2～0.5 eVの範囲内であることを特徴とする請求の範囲第16項又は第17項に記載の磁気抵抗素子。

19. 前記不連続値は、0.10～0.85 eVの範囲内であることを特徴とする請求の範囲第16項又は第17項に記載の磁気抵抗素子。

20. 1つのトランジスタと、該トランジスタの負荷として用いられる請求の範囲第15項から第19項までのいずれか1項に記載の磁気抵抗素子とを有する記憶素子。

21. 基板を準備する工程と、

該基板上にアモルファス磁性合金からなる第1の強磁性体層を堆積する工程と、

該第1の強磁性体層上にアモルファス MgO 層を形成し、アニールにより該アモルファス MgO 層を結晶化して単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるトンネル障壁層を形成する工程と、

該トンネル障壁層上にアモルファス磁性合金からなる第2の強磁性体層を堆積する工程

を有することを特徴とする磁気抵抗素子の製造方法。

22. 前記単結晶 MgO_x (001) あるいは (001) 結晶面が優先配向した多結晶 MgO_x ($0 < x < 1$) からなるトンネル障壁層を形成する工程中は、スパッタリング法により MgO_x の x 値を調整済みのターゲットを用いて堆積することを特徴とする請求の範囲第21項に記載の磁気抵抗素子の製造方法。

図 1 (A)

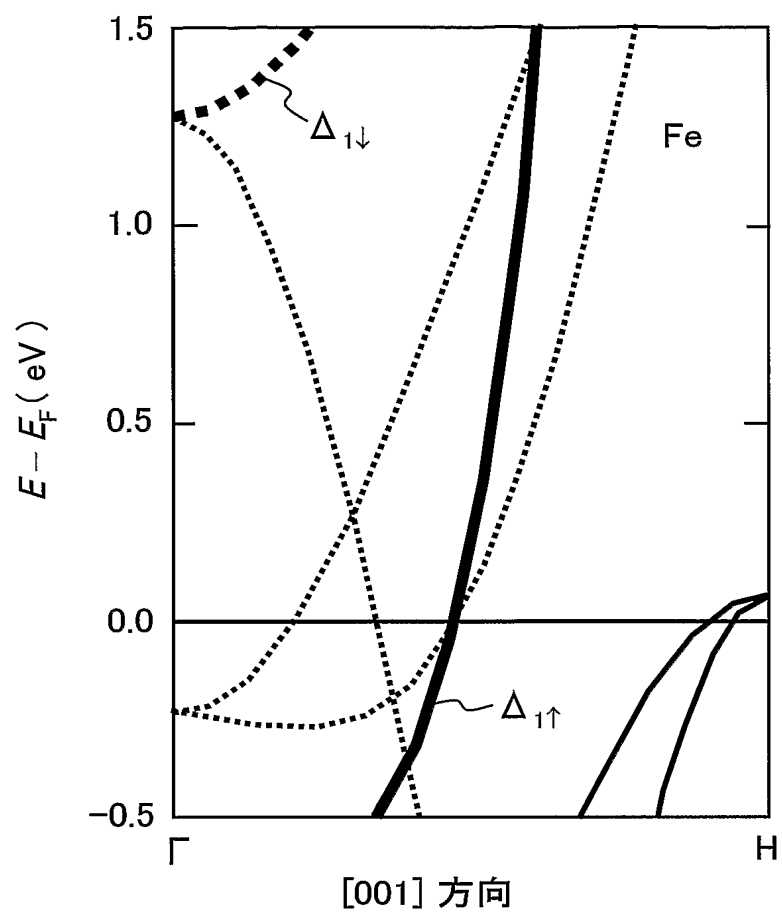


図 1 (B)

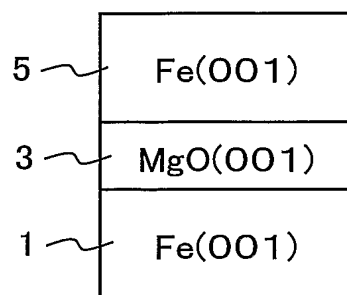


図2 (A)

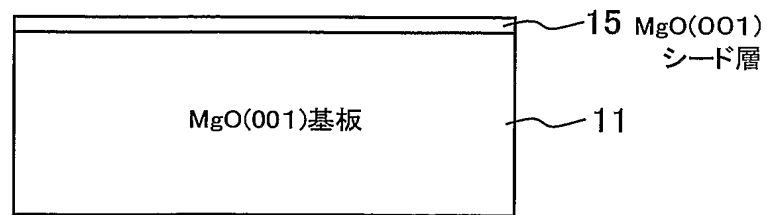


図2 (B)

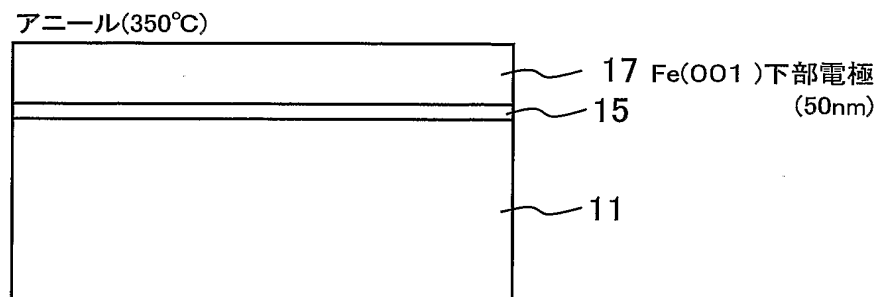


図2 (C)

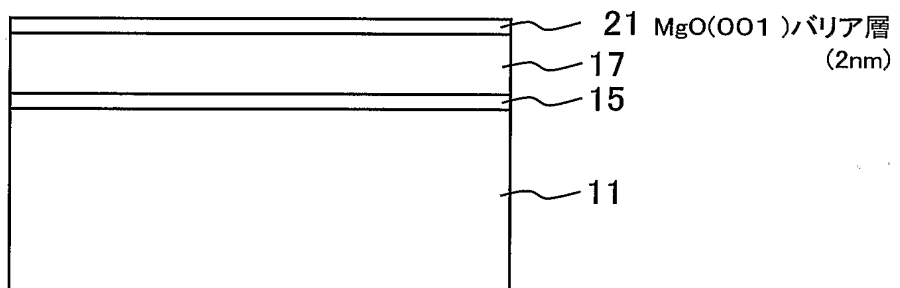


図2 (D)

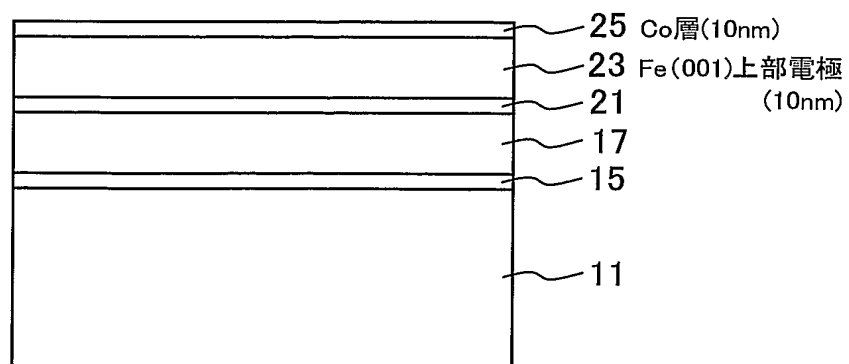


図3 (A)

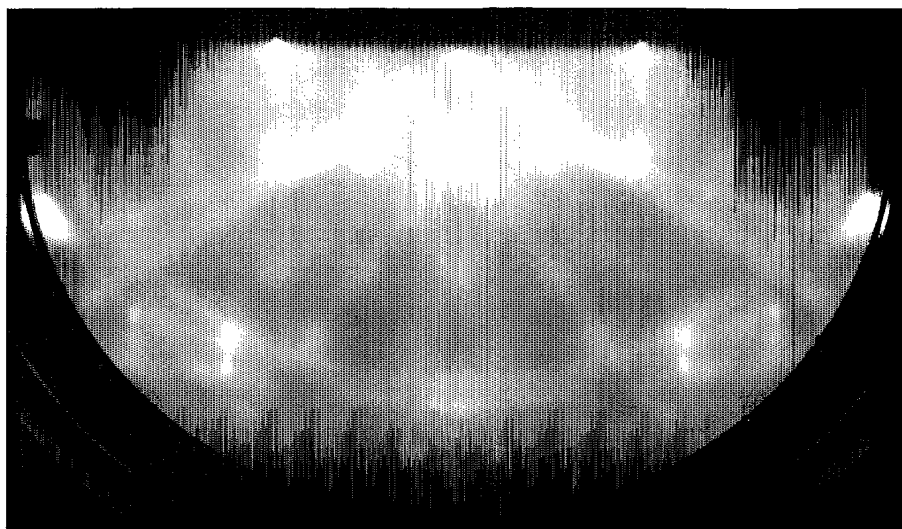


図3 (B)

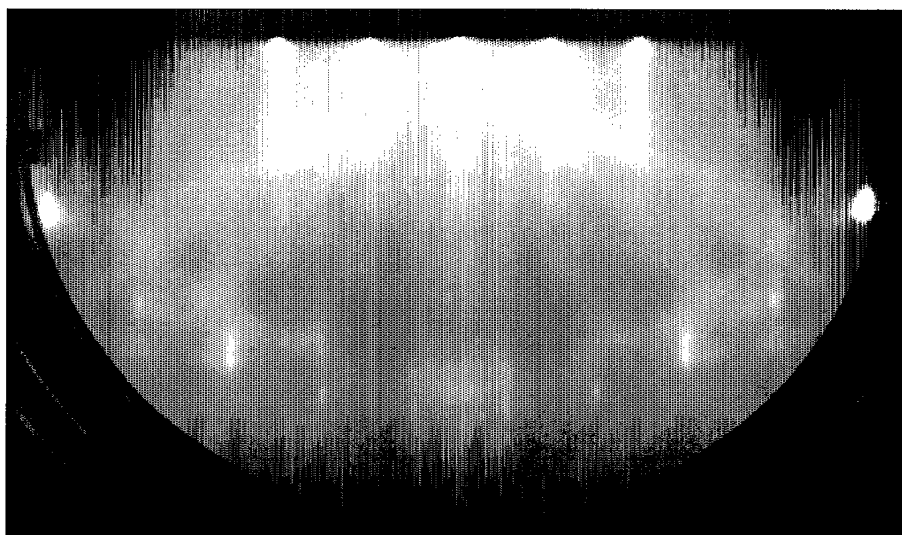


図4

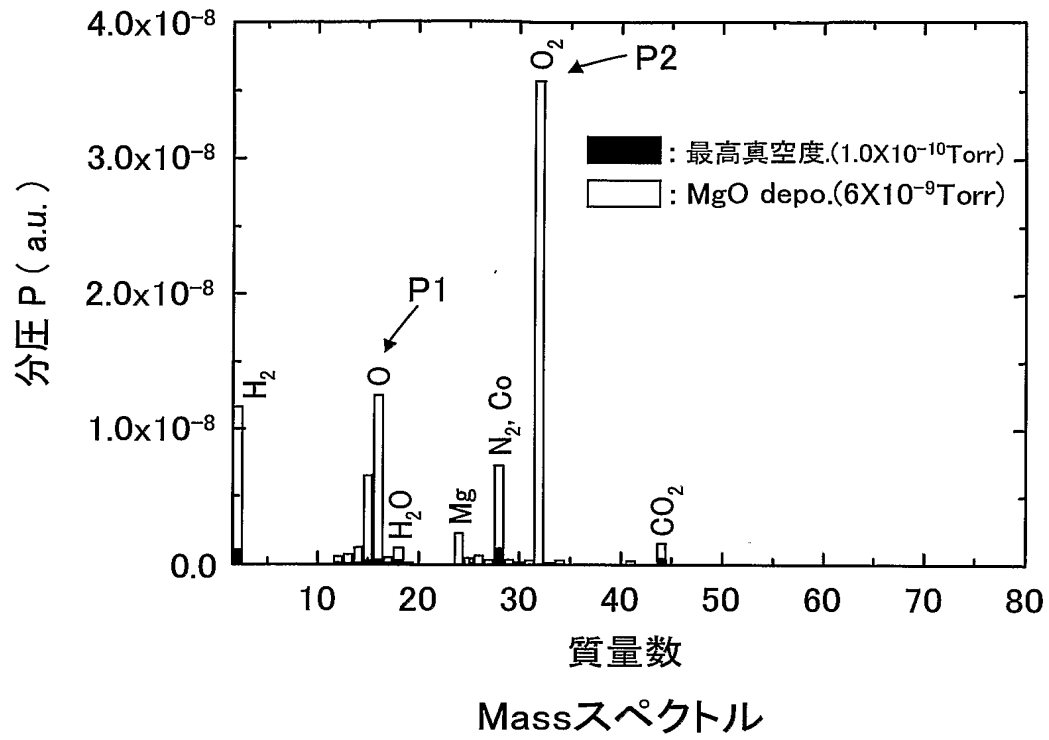


図5

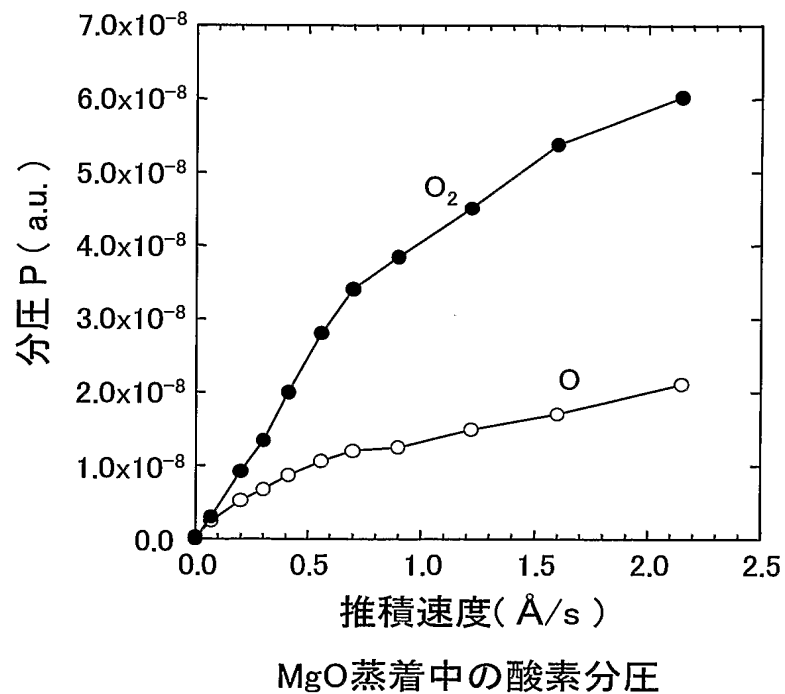


図6

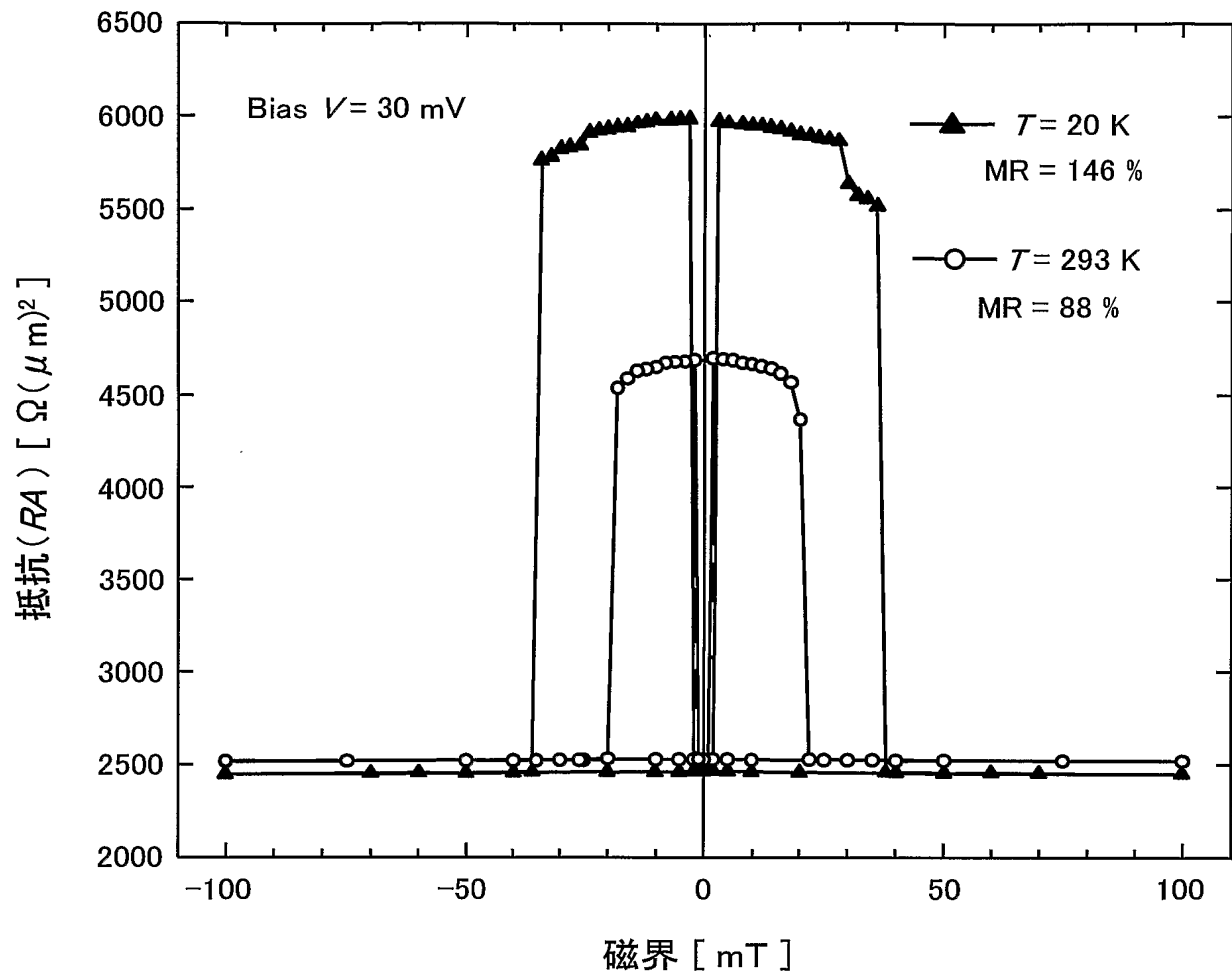


図7 (A)

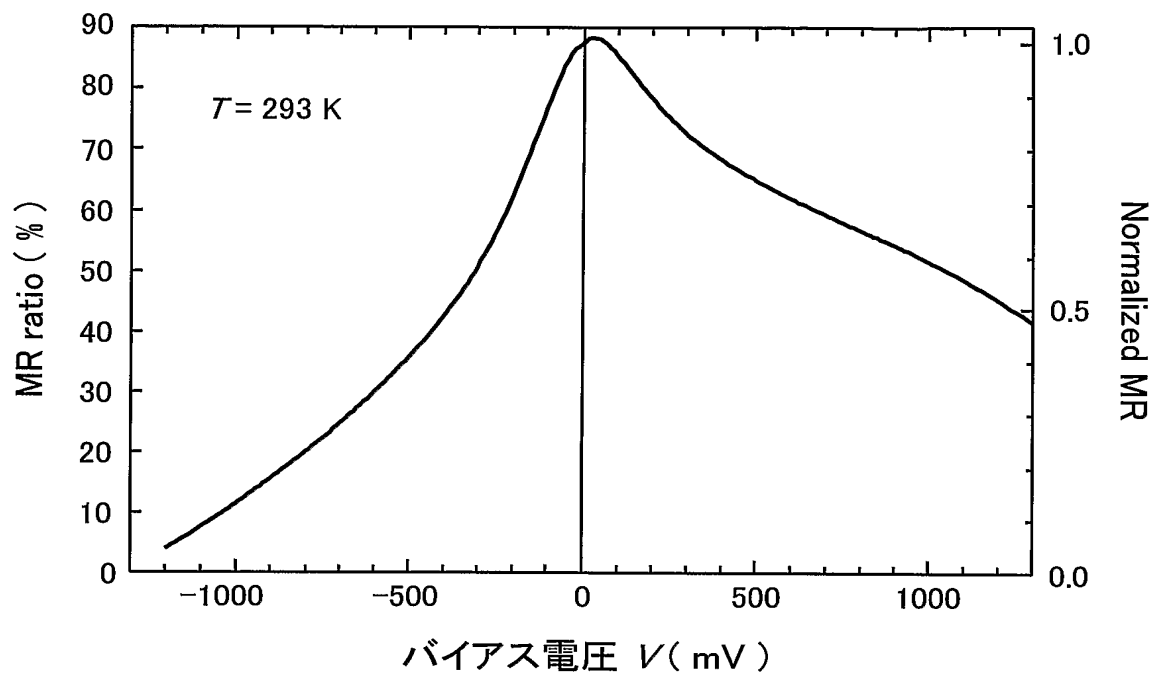


図7 (B)

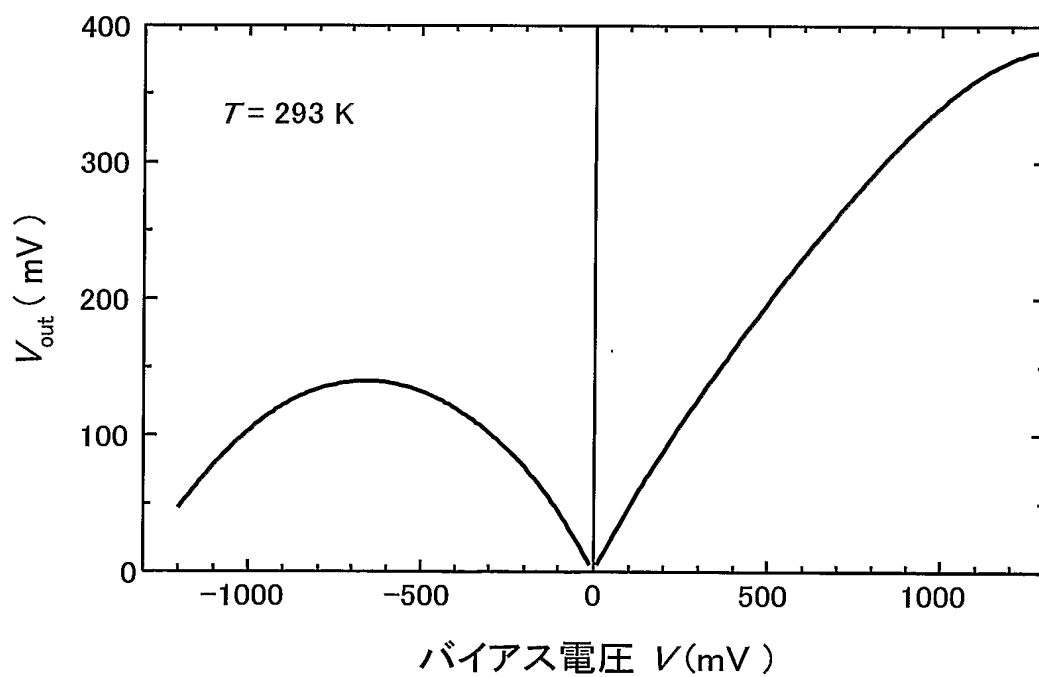


図8 (A)

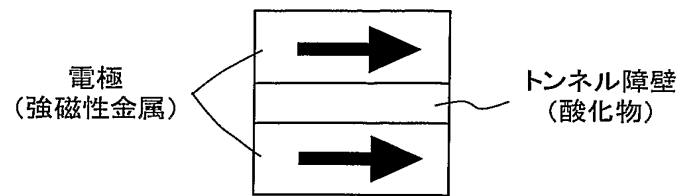


図8 (B)

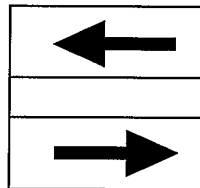


図9 (A)

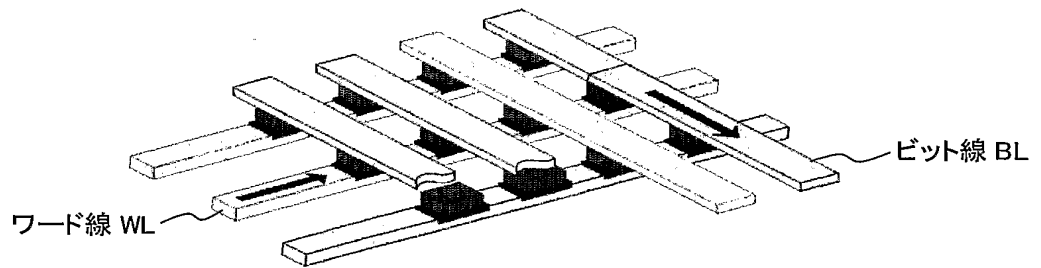


図9 (B)

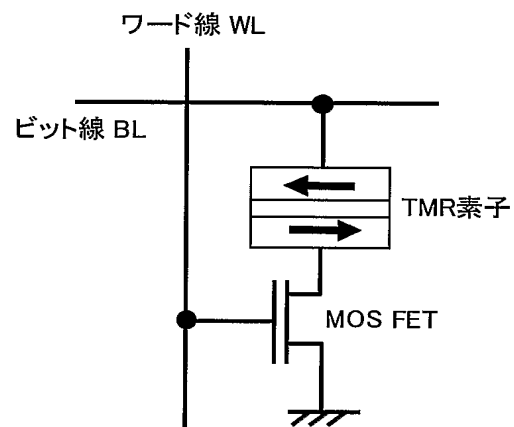


図9 (C)

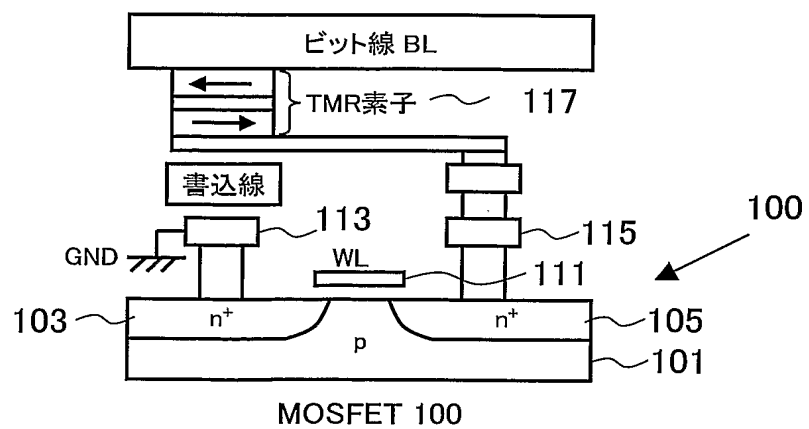


図10

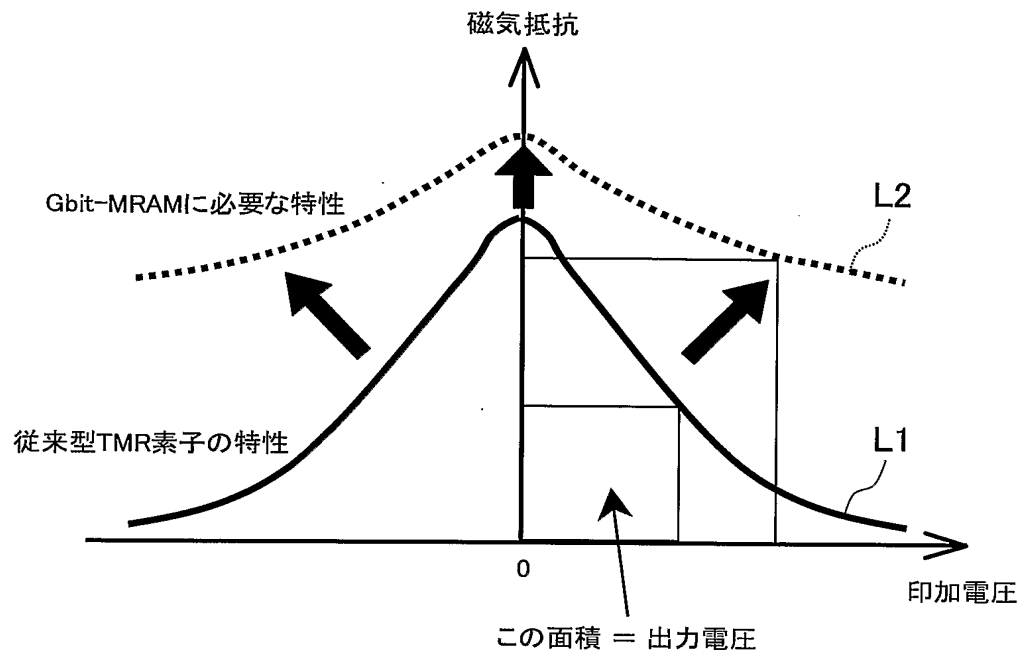
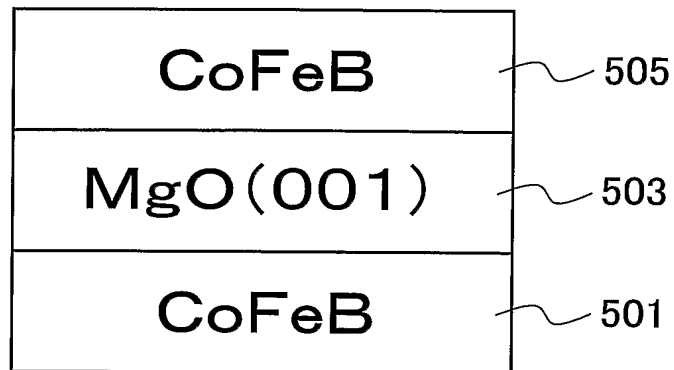


図 11



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/004720

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ H01L43/08, H01F10/32, H01L27/105, 43/10, 43/12

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ H01L43/08, H01F10/32, H01L27/105, 43/10, 43/12

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho 1922-1996 Jitsuyo Shinan Toroku Koho 1996-2005

Kokai Jitsuyo Shinan Koho 1971-2005 Toroku Jitsuyo Shinan Koho 1994-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

Science Citation Index Expanded(Web of Science)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X Y A	JP 2003-318465 A (National Institute of Advanced Industrial Science and Technology), 07 November, 2003 (07.11.03), Full text & WO 2002/099905 A1 & US 2004/318465 A1 & EP 1391942 A1	1, 2, 8-10 3-7, 11, 15-20 12-14, 21, 22
Y A	JP 2002-204004 A (Toshiba Corp.), 19 July, 2002 (19.07.02), Par. No. [0035] (Family: none)	3-7, 11, 15-20 12-14, 21, 22
Y A	JP 2002-289943 A (Toshiba Corp.), 04 October, 2002 (04.10.02), Par. No. [0059] (Family: none)	3-7, 11, 15-20 12-14, 21, 22



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T"

later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X"

document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y"

document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&"

document member of the same patent family

Date of the actual completion of the international search

08 June, 2005 (08.06.05)

Date of mailing of the international search report

21 June, 2005 (21.06.05)

Name and mailing address of the ISA/

Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/004720

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y A	JP 2003-204010 A (Sony Corp.), 24 October, 2003 (24.10.03), Par. Nos. [0029] to [0031] & WO 2003/085750 A1	15-20 21, 22

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int.Cl.⁷ H01L43/08, H01F10/32, H01L27/105, 43/10, 43/12

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int.Cl.⁷ H01L43/08, H01F10/32, H01L27/105, 43/10, 43/12

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2005年
日本国実用新案登録公報	1996-2005年
日本国登録実用新案公報	1994-2005年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

Science Citation Index Expanded (Web of Science)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X Y A	JP 2003-318465 A (独立行政法人産業技術総合研究所) 2003. 11. 07, 全文 & WO 2002/099905 A1 & US 2004/318465 A1 & EP 1391942 A1	1, 2, 8-10, 3-7, 11, 15-20 12-14, 21, 22
Y A	JP 2002-204004 A (株式会社東芝) 2002. 07. 19, 段落【0035】 (ファミリーなし)	3-7, 11, 15-20 12-14, 21, 22
Y A	JP 2002-289943 A (株式会社東芝) 2002. 10. 04, 段落【0059】 (ファミリーなし)	3-7, 11, 15-20 12-14, 21, 22

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの

「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

「O」 口頭による開示、使用、展示等に言及する文献

「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」 同一パテントファミリー文献

国際調査を完了した日

08. 06. 2005

国際調査報告の発送日

21. 6. 2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

井原 純

電話番号 03-3581-1101 内線 3462

4M

3349

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y A	JP 2003-204010 A (ソニー株式会社) 2003.10.24, 段落【0029】 ー【0031】 & WO 2003/085750 A1	15-20 21, 22